

Dr. Carlos Figueira

Datos Personales

Nombre CARLOS ELOY FIGUEIRA RODRÍGUEZ

Lugar y Fecha de Nacimiento La Guaira, Venezuela, 8 de Junio de 1961

Nacionalidad Venezolana y Portuguesa

Estado Civil Casado

Posición Actual Profesor Titular (de permiso), Departamento de Computación y Tecnología de la Información, Universidad Simón Bolívar, Apdo 89000, Caracas 1080-A, Venezuela.

Teléfono: +58 212 906 3251, 3241 (secre.)

Correo-e: figueira@usb.ve

Web: www ldc usb ve/~figueira

Educación

- Doctorado en Computación, Universidad Simón Bolívar, 2003. Tesis: *Evaluación de Desempeño de Aplicaciones en Metasistemas*
- M.Sc. en Ciencia de la Computación, Universidad Simón Bolívar, 1994
- Diplôme d'Etudes Approfondis (DEA) en Procesamiento de Señales y Telecomunicaciones (*Traitement du Signal et Télécommunications*) (con mención), Universidad de Rennes I, Rennes, Francia, 1986
- Ingeniero Electrónico (cum laude), Universidad Simón Bolívar, 1983

Cargos Desempeñados

- Presidente del Centro Nacional de Tecnologías de Información (CNTI), ente adscrito al Ministerio del Poder Popular para Ciencia, Tecnología e Industrias Intermedias. 10 de junio de 2009 al 4 de noviembre de 2011.
- Viceministro de Planificación y Desarrollo, Ministerio del Poder Popular para las Telecomunicaciones, Informática y Servicios Postales. 24 de abril al 9 de junio de 2009.
- Presidente del Centro Nacional de Tecnologías de Información (CNTI), ente adscrito al Ministerio del Poder Popular para las Telecomunicaciones y la Informática. 28 de enero de 2007 al 23 de junio de 2009.
- Jefe del Laboratorio de Computación de Alto Rendimiento, Laboratorio F, Universidad Simón Bolívar. Octubre 2005 - Enero 2007.
- Departament de Tecnologia, Universitat Pompeu Fabra, Barcelona, España, Abril - Junio, 2005: Profesor Visitante
- Profesor del Departamento de Computación y Tecnología de la Información, Universidad Simón Bolívar: Asistente (1990-1995), Agregado (1995-2000), Asociado (2000-2005), Titular (2005).
- Jefe de los Laboratorios de Tecnologías de la Información (Laboratorio F). Universidad Simón Bolívar. Julio 1999 - enero 2000 (encargado), y octubre de 2002 - marzo de 2005.

- Jefe del Laboratorio Docente de Computación, Laboratorio F, Universidad Simón Bolívar. Febrero 2003 - septiembre 2004.
- Jefe de la sección académica de Sistemas Paralelos y Distribuidos (incluye los cursos de Organización del Computador, Sistemas de Operación y Redes de Computadoras) y Miembro del Consejo Asesor del Departamento de Computación y Tecnología de la Información. Universidad Simón Bolívar. Enero 1999 – febrero 2003
- Silicon Graphics Inc. (SGI), Eagan, MN, EEUU., 5 de agosto de 2002 a 27 de septiembre de 2002: *Member of Technical Staff-Intern*, en el grupo de *Tools*, a cargo de James Galarowicz.
- University of Wisconsin, Madison, Wi., EEUU., 15 de abril de 1997 a 30 de agosto de 1998: Visiting Research, con el Profesor Barton Miller.
- Universidad Simón Bolívar, Desde mayo de 1996 hasta abril de 1997: Miembro Principal de la Junta Directiva de la Asociación de Profesores de la Universidad Simón Bolívar (APUSB).
- Institut de Recherche en Informatique et Systèmes Aléatoires, Rennes, Francia, de septiembre 1986 a junio 1990: *Chercheur de Troisième Cycle*.
- Instituto de Ingeniería, de septiembre 1983 a junio 1985: Ingeniero de Investigación y Desarrollo.

Experiencia Académica

- Cursos dictados a nivel universitario, en pregrado y postgrado de Computación y Electrónica, en las áreas de Organización y Arquitectura del Computador, Sistemas de Operación, Programación, Redes de Computadoras, Arquitecturas Paralelas.
- Cursos dictados para empresas o profesionales en Microprocesadores, Programación, Redes de Computadoras, Arquitecturas Paralelas, Unix.

Cursos dictados

Ingeniería de Computación (Universidad Simón Bolívar)

- Criptografía y Seguridad de Datos (2007-2008)
- Redes III (de Computadoras). Teoría (2004), práctica (2003)
- Redes II (de Computadoras). Teoría (1999-2004), práctica (1999-2000)
- Redes de Computadoras. Teoría (1993-2005), práctica (2000-2004)
- Sistemas de Operación II. Práctica (2001)
- Sistemas de Operación III. Práctica (2001-2002)
- Sistemas de Operación I. Teoría (1991-2000), práctica (1997-2003)

Doctorado y M. Sc. Computación (Universidad Simón Bolívar)

- Criptografía y Seguridad de Datos. 2007-2009
- Arquitecturas Paralelas. 1990-1996.
- Tópicos en Computación Paralela. 2006

Otros

- Sistemas de Operación. Ingeniería Informática, Universitat Pompeu Fabra (Barcelona, España). Taller. Abril 2005.
- Administración de Redes de Computadoras. Especialización en Telemática, Universidad Simón Bolívar. 2004.
- Computación II. Ingeniería Electrónica, Universidad Simón Bolívar. Teoría (1994-1996)
- Introducción a la Informática. Ciclo básico, Universidad Simón Bolívar (1990-1991)

Cursos y conferencias para empresas

- Curso “Operación Avanzada Unix”, para la compañía Computación Unixsupport C.A., 3 al 7 de mayo de 1999, Caracas.
- Curso de “Redes de Computadoras: Capas física, de enlace y de acceso al medio”, para el Departamento de Informática, Ministerio de Sanidad y Asistencia Social, Noviembre de 1996 (8 horas), Caracas.
- Curso de “Redes de Computadoras”, para Inelectra, los días 5, 12 y 19 de Junio de 1996 (12 horas), Caracas.
- Curso de “Lenguaje C” para Corpovén, El Palito, Venezuela, a través de la empresa Logiciel, del 23 al 26 de Abril de 1996
- Colaboración en curso de “Programación en Redes”, Caracas, a través de la empresa Logiciel, del 22 al 24 de Noviembre de 1995
- Curso de “Sistema de Operación. Tecnología de Hardware. Redes de Computadoras.”, para Enelbar, del 13 de Noviembre al 17 de Noviembre de 1995 (20 horas), Barquisimeto, Venezuela.
- Curso dictado los días 8 y 9 de Diciembre de 1994. Título: AIX/6000 PARA USUARIOS Duración: 16 horas Centro de Tecnología USB/IBM, USB, Caracas.
- Curso dictado del 20 al 22 de Junio de 1994, junto con el profesor Juan Carlos Guzmán. Título: Programación con Korn Shell Duración: 24 horas. Centro de Tecnología USB/IBM, USB, Caracas.
- Curso dictado en cuatro oportunidades (12/7 al 17/7 de 1993, 29/11 al 3/12 1993, 17/1 al 21/1 1994, 2 al 6 de Mayo de 1994) junto con los profesores Ascánder Suárez y Emilio Hernández. Título: AIX V3. Uso e implantación Duración: 40 horas. Centro de Tecnología USB/IBM, USB, Caracas.
- Curso para personal de Pequiven, organizado por Fundec (Fundación de Educación Continua de la Universidad Simón Bolívar). Título: Arquitecturas de Microprocesadores Duración: 16 horas. Asistentes: Ingenieros de Computación y Electrónicos, pertenecientes a la “Reserva Estratégica” de Pequiven. 21-22 enero de 1992.
- Participación (equipo docente) en los cursos de formación continua para personal de la Compañía Anónima Nacional de Teléfonos de Venezuela (CANTV), sobre técnicas y manipulación de fibra óptica, dictados por el Instituto de Ingeniería. 1984 a 1985
- Preparador (Ayudante de docencia de pregrado) de Física (método Keller), Universidad Simón Bolívar. Septiembre 1980 – junio 1983

Tutorías y jurados

- Trabajos dirigidos: 2 tesis de Maestría en Ciencias de la Computación; 7 tesis, 13 pasantías finales de pregrado de Ingeniería de Computación y una pasantía final de pregrado de Ingeniería Electrónica
- Participación en jurados: 1 trabajo de ascenso a la categoría de Profesor Agregado, 1 tesis doctoral en Ciencias de la Computación, 1 tesis de maestría Ciencias de la Computación, 1 tesis de especialización en Telemática,

Tutor de tesis de maestría

- Eduardo Blanco, “Metasistemas: Desempeño de aplicaciones y despliegue a través de dominios de Internet”, Maestría en Ciencias de la Computación, Universidad Simón Bolívar, 2002
- Pedro Guzmán, “Método de Desarrollo Incremental de Programas Paralelos Guiado por el Desempeño”, Maestría en Ciencias de la Computación, Universidad Simón Bolívar, 1998

Tutor de trabajo final de pregrado

Tesis de pregrado

1. Victor González y José Roberto Piñero, “Desarrollo de los Módulos de Flujo de Trabajo y Reportes para el Proyecto Altagracia”. Proyecto de Grado, Ingeniería de Computación, Universidad Simón Bolívar, Marzo 2010.
2. Carlos Alvite y Arsen Dernersissian, “Incorporación de servicios de ejecución de SUMA/G a plataformas grid basadas en Globus 4”. Trabajo Especial de Grado de Ingeniería Informática, Universidad Católica Andrés Bello. Junio 2009
3. Aixbel Martínez, “Portal Grid para la ejecución y administración de los servicios del Grid PDVSA-AIT”. Proyecto de Grado, Ingeniería de Computación, Universidad Simón Bolívar, Febrero 2008.
4. Rodolfo Martínez, “Aplicaciones de Exploración y Producción de Petróleo y Gas en Plataformas Cluster Heterogéneas y Grid”. Proyecto de Grado, Ingeniería de Computación, Universidad Simón Bolívar, Febrero 2008. (Co-tutor)
5. Jonathan Dos Santos y Oscar Peña, “Interconexión de SUMA/G con plataformas grid basadas en Globus”. Trabajo Especial de Grado de Ingeniería Informática, Universidad Católica Andrés Bello. Octubre 2007
6. Aileen Rosas, “Acceso seguro a repositorios de datos remotos externos a un Grid”. Trabajo Especial de Grado de Ingeniería Informática, Universidad Católica Andrés Bello. Octubre 2007
7. Astrid Paravisini, “Herramienta de Instalacion de Plataformas Grid para Clusters de aplicaciones de entorno petrolero”. Proyecto de Grado, Ingeniería de Computación, Universidad Simón Bolívar, Enero 2007.
8. Candy Briceño, Lisbeth Berbín y Paolo Ignoto, “Instalación Remota de Servicios en SUMA”, Proyecto de Grado, Ingeniería de Computación, Enero 2004
9. José Fernando Silva, “SUMA: Scientific Ubiquitous Metacomputing Architecture: Extensión de Servicios”, Proyecto de Grado, Ingeniería de Computación, Abril 2003
10. Eduardo Ascanio, “SUMA: Scientific Ubiquitous Metacomputing Architecture. Mejoramiento y Desarrollo de Interfaces Gráficas”, Proyecto de Grado, Ingeniería de Computación, Abril 2003

11. Carlos Alonzo, Eglia Seijas, "Avila: Agentes de Administración", Proyecto de Grado, Ingeniería de Computación, Julio 2000
12. Pedro García, Roberto Bouza, "SUMA: Scientific Ubiquitous Metacomputer Architecture", (junto con Eduardo Baquero, Luis Berbín, tutorados por Yudith Cardinale), Proyecto de Grado, Ingeniería de Computación, Julio 2000
13. Daniel Van Balen, "SUMA: Scientific Ubiquitous Metacomputing Architecture. Monitor de Hardware", Proyecto de Grado, Ingeniería de Computación, Abril 2000
14. Lorna Torres, Oswaldo Sánchez, "Generador de un Kernel de Comunicación para Procesos Síncronos Funcionando en una Red de Transputers", Ing. Computación, 1993

Pasantía final de pregrado

1. Yohandrys Cueto, "UCDT", Laboratorio de Computación de Alto Rendimiento (CAR), y Sistemas Paralelos y Distribuidos (SPD), USB. Noviembre 2006.
2. Miguel Sucre, "PLATAFORMA PARA LA CREACIÓN, MANTENIMIENTO, MONITOREO Y DESPLIEGUE AUTOMATIZADO DE CONCURSOS SMS", Conectium Limited, Julio-Diciembre 2006.
3. Jenny Ng, "Herramienta WEB para el Diseño, Configuración e Implantación Automatizada de portales WAP", Conectium Limited, Julio-Diciembre 2004.
4. Alan Mizrahi, "Servidor Genérico para Servicios Web", Julio-Diciembre 2003.
5. Asdrúbal Domínguez, "Servidor de streaming de video", Smartmatic, Julio-Diciembre 2003.
6. Esteban Zarikian, "Metodología de Seguridad para Opencrom", Opencrom, Julio-Diciembre 2002
7. Efraín Pinto, "Diseño e implementación de una Extranet", Otepi, Abril-Septiembre 2002.
8. Saray Hernández, "ARES Administration and Report Expert System", Movilnet. Ingeniería de Computación. Abril-Septiembre 2001
9. Carlos Moh, "Desarrollo de Unidad Maestra para Visualización en Tiempo Real de datos adquiridos por equipo de supervisión", Venezolana de Suministros y Servicios de Ingeniería 2000 C.A., Julio-Diciembre 2000
10. Yaremí Mañú, Liliana Gomes, "HARE ACD Automatic Call Distributor", Netcom. Ingeniería de Computación. Julio-Diciembre 1999.
11. Cohén, Moisés, "Desarrollo del Programa de Diagnóstico para el Subsistema de Adquisición de Datos del PRODIAC-NX". AETI. Ingeniería Electrónica. Abril-Septiembre 1996.
12. Campero, Simón, "Planificación, Diseño e Implementación de un Sistema de Redes de Computadoras". Waveca. Abril-Septiembre 1995.
13. Omar Arias Zurita, "Sistemas de compresión para el registro electoral permanente 1995", Consejo Supremo Electoral, Octubre 1995
14. Yépez, Héctor, "Automatización del departamento de soporte de la empresa EMSCA". EMSCA. Abril-Septiembre 1995.
15. Solórzano, Carol, "Desarrollo de interfaz de un sistema de información para mantenimiento", Empresas Polar, Abril-Septiembre 1995.
16. Pablo López, "Diseño e Implementación de un Sistema Automatizado para la instalación de estaciones Windows/clients en diferentes ambientes de redes", HP de Venezuela, Agosto 1995

Jurado de trabajo de ascenso

- Prof. Jorge Castellanos, “Estudio comparativo de la interfaz Pthreads del Lenguaje de Computación C y el soporte para la programación de multihilo de Java”. Trabajo de Ascenso a la categoría de Profesor Agregado, Departamento de Computación, Facultad Experimental de Ciencias y Tecnología, Universidad de Carabobo, Septiembre de 2003.

Jurado de tesis de postgrado

Doctorado

- Eurípides Montagne, “Técnicas de Compresión y planificación espacial de datos para la solución eficiente de problemas regulares e irregulares”, Doctorado en Ciencias de la Computación, Postgrado en Ciencias de la Computación, UCV, 27 de septiembre de 2004.

Maestría

- Robinson Rivas, “Paralelización del Proceso de Generación de imágenes cardiovasculares 3D por partición longitudinal del dominio”, Maestría en Ciencias de la Computación, USB. Septiembre de 1999 (presidente del Jurado).

Especialización

- Gianni Luongo, Especialización en Telemática, USB. Marzo 2005.

Jurado de proyectos finales de pregrado

Tesis de pregrado

- María José Peroza Marval, “Localización óptima de antenas para comunicaciones móviles usando algoritmos genéticos”. Proyecto de Grado, Ingeniería Electrónica, USB (en curso).
- Octavio Glorio, “Diseño de una red neural con sinapsis dinámica capaz de separar vocales de ruido blanco”. Proyecto de Grado, Ingeniería Electrónica, USB. Julio 2004.
- Irina Núñez, Verónica Rodríguez, “Mejoras al planificador de SUMA usando predicciones del NWS y características de la aplicación”. Proyecto de Grado, Ingeniería de Computación, Marzo 2004.
- Eduardo Baquero, Luis Berbín, “SUMA: Scientific Ubiquitous Metacomputer Architecture”, (junto con Pedro García, Roberto Bouza), Proyecto de Grado, Ingeniería de Computación, Julio 2000
- Corrales, Víctor, “SANARE: Herramienta de Administración de Redes”, Proyecto de Grado, Ingeniería de Computación, Abril 2000

Pasantía final de pregrado

- Juan Carlos Castillo, “Desarrollo e implementación de la herramienta de monitoreo para la red ATM de CANTV”, Cantv, Ingeniería Electrónica, USB. Octubre 2002.
- Rubén Recabarren, “Certificados Digitales en Tarjetas Inteligentes”, DST, USB, Ingeniería de Computación, Marzo 2002
- Madini Ladino, “Desarrollo de Aplicaciones en PC para Gestión de Llamadas Telefónicas de Voz sobre IP”, Cantv servicios, Febrero 2002
- Rafael Jiménez, “Módulo de Comportamiento de Clientes Roaming del Sistema Integrado Roaming Calipso”, Movilnet, Ingeniería de Computación, Septiembre 2001.

- Aidmer Figuera, “Diseño y Desarrollo de Aplicaciones Utilizando Power Play e Improntu”, Johnson & Johnson de Venezuela, Ingeniería de Computación, Septiembre 2001.
- Roberto Drummond, “Desarrollo de una Aplicación basada en Tecnología de Respuesta de Voz”, Artur Andersen, Sept-Dic 2000
- Pamela Morales, “Una integración tecnológica de los servicios de una empresa”, Data Construcción C.A., Sep-Dic 2000
- Hector Aponte, “Desarrollo de un portal de experticias en el área de la construcción”, AREAZUL.com, Sept-Dic 2000
- Cesar Anibal Castillo, “Administración de redes Unix”, Unixsupport Computación, Septiembre-Diciembre 1999
- Núñez, Patricia.
- de Oliveira, José, “Plan de redundancia para la red corporativa de datos (WAN) de Electricidad de Caracas”, Electricidad de Caracas, Abril-Septiembre de 1999.
- Espinoza, Karla, “Solución de Comercio Electrónico para la Industria Farmacéutica (Relación de negocios Farmacias - Droguerías)”, IBM, Julio-Diciembre de 1998
- Barreiro, María Esther. “Dearrollo de Gestión del Proceso de Compras de IBM de Venezuela”, IBM, Julio-Diciembre de 1998
- Torres, Patricio, “Análisis y Diseño del Sistema de Evaluación de Desempeño Operativo de la Compañía ENTRA C.A.”, ENTRA, Abril-Septiembre 1996
- Camacho, Tony, “Redes de Area Amplia. Administración y Soporte”, Bristol-Myers Squibb, Julio-Diciembre 1996
- Jiménez, Freddy, “Desarrollo del sistema de digitalización, despliegue y almacenamiento de firmas”, Unisys, Abril-Septiembre 1995.
- Rojas, Luis E., “Análisis de estrategias para la configuración de servidores bajo la filosofía de alta disponibilidad en ambiente UNIX”, HP, Julio-Septiembre 1995.
- García, Carlos, “Programación de centrales telefónicas.Sistema de voice mail”, (Ingeniería Electrónica) Alcatel, Julio-Septiembre 1995.

Diseño y evaluación de planes de estudio

- Co-diseño del programa de Computación II para la carrera de Ingeniería Electrónica. Departamento de Computación y Tecnología de la Información. Universidad Simón Bolívar. 1992.
- Co-diseño del pensum de Especialización en Redes de Computadoras. Departamento de Computación y Tecnología de la Información. Universidad Simón Bolívar. 1999.
- Co-diseño de los programas de cursos avanzados en Redes de Computadoras para Ingenieros de Computación. Departamento de Computación y Tecnología de la Información. Universidad Simón Bolívar. 1999.
- Co-diseño de los programas de cursos avanzados en Redes de Computadoras para Ingenieros de Computación. Departamento de Computación y Tecnología de la Información. Universidad Simón Bolívar. 1999.

- Co-diseño del pensum de Especialización en Telemática. Departamento de Computación y Tecnología de la Información. Universidad Simón Bolívar. 2002.
- Evaluación para reacreditación del programa de Doctorado en Ciencias de la Computación de la Universidad Central de Venezuela, Caracas. Consejo Consultivo Nacional de Postgrado, Consejo Nacional de Universidades, Ministerio de Educación Superior, Venezuela. Junio 2004.

Investigación

Miembro del Grupo de Investigación en Computación de Alto Rendimiento y Redes, de la Universidad Simón Bolívar.

Ha realizado investigación en las áreas de Herramientas para la programación de aplicaciones de tiempo real, Herramientas para la programación paralela y distribuida, evaluación de desempeño, y computación de alto rendimiento.

Posee 8 publicaciones en revistas indexadas en el Science Citation Index, 25 publicaciones en memorias de congresos internacionales arbitradas in extenso, y 29 presentaciones en congresos.

Publicaciones

- [1] Yudith Cardinale, Jesús De Oliveira, and Carlos Figueira. Dynamic and Secure Data Access Extensions of Grid Boundaries. *Lecture Notes in Computing Science*, 5529:36–47, 2009.
- [2] Emilio Hernández and Carlos Figueira. Realistic Role of Grid technologies in a National Health Service for Venezuela. In *Proceedings of the First EELA-2 Conference (CD)*, pages 1–8, Bogotá, Colombia, Febrero 2009.
- [3] Yudith Cardinale, Carlos Figueira, Emilio Hernández, Eduardo Blanco, and Jesús De Oliveira. Middleware support for Java applications on Globus-based grids. *Lecture Notes in Computer Science*, 4459:627–641, 2007. International Conference on Grid and Pervasive Computing(GPC'2007).
- [4] Yudith Cardinale and Carlos Figueira. GiPS: A Grid Portal for Executing Java Applications on Globus-based Grids. *Lecture Notes in Computing Science*, 4742:669–682, 2007.
- [5] Yudith Cardinale, Carlos Figueira, and Emilio Hernández. Acceso Seguro a Datos Confidenciales en Grids. In *Actas de la XXXII Conferencia Latinoamericana de Informática CLEI 2006 (CD-ROM)*, Santiago de Chile, Chile, Septiembre 2006.
- [6] Yudith Cardinale, Jesús De Oliveira, and Carlos Figueira. Remote class prefetching: Improving performance of java applications on grid platforms. In *ISPA*, volume 4330, pages 594–606, 2006.
- [7] Carlos Figueira, Emilio Hernández, and Eduardo Blanco. A framework for performance evaluation of parallel applications on the Grid. *Clei Electronic Journal*, 9(2):1–14, December 2006. <http://www.clei.cl/cleiej/volume.php>.
- [8] Adolfo Leonard, Carlos Figueira, and Yudith Cardinale. Sobre la auditoría a las máquinas de votación: resultados y propuestas. V Congreso de Investigación y Creación Intelectual de la UNIMET, Mayo 2006.
- [9] Eduardo Blanco, Yudith Cardinale, Carlos Figueira, Emilio Hernández, Robinson Rivas, and Marta Rukoz. Remote Data Service Installation on a Grid-enabled Java Platform. In *Proc. of the 17th International Symposium on Computer Architecture and High Performance Computing SBAC-PAC 2005*, volume I, pages 85–91, Rio de Janeiro, Brasil, Octubre 2005.

- [10] Carlos Figueira, Emilio Hernández, and Eduardo Blanco. A framework for performance evaluation of parallel applications on the Grid. In *Actas de la XXXI Conferencia Latinoamericana en Informática CLEI 2005*, Cali, Colombia, Octubre 2005.
- [11] Eduardo Blanco, Eliécer Cadenas, Yudith Cardinale, Mariela Curiel, Carlos Figueira, Pedro García, and Emilio Hernández. SUMA: Descripción y estado del arte. VI Jornadas Nacionales de Computación Paralela y Distribuida, Universidad de Carabobo, Valencia, Venezuela, Diciembre 2003.
- [12] Carlos Figueira and Emilio Hernández. Entonación de aplicaciones en grids usando perfiles resumidos de desempeño. VI Jornadas Nacionales de Computación Paralela y Distribuida, Universidad de Carabobo, Valencia, Venezuela, Diciembre 2003.
- [13] Eduardo Blanco, Carlos Figueira, and Emilio Hernández. Metasistemas bajo restricciones de seguridad: Impacto en el rendimiento. In *Memorias del 2do. Congreso Iberoamericano de Telemática (CITA'02) (versión CDROM)*, Mérida, Venezuela, Septiembre 2002.
- [14] Eduardo Blanco, Carlos Figueira, and Emilio Hernández. Desempeño de programas paralelos en un metasistema. V Jornadas Nacionales de Computación Paralela y Distribuida, Universidad de los Andes, Mérida, Diciembre 2001.
- [15] Carlos Figueira and Emilio Hernández. Profiling Facility on a Metasystem. *Lecture Notes in Computer Science*, 2110:42–51, 2001. Conference on High Performance Computer and Networking (HPCN'01).
- [16] Yudith Cardinale, Mariela Curiel, Carlos Figueira, Pedro García, and Emilio Hernández. Implementation of a CORBA-based metacomputing system. *LNCS*, 2110, 2001.
- [17] Yudith Cardinale, Mariela Curiel, Carlos Figueira, Pedro García, and Emilio Hernández. SUMA: Un sistema de metacomputación basado en CORBA. In *Memorias del 1er. Congreso Iberoamericano de Telemática (CITA'01) (versión CDROM)*, Cartagena de Indias, Colombia, Agosto 2001.
- [18] Mariela Curiel, Yudith Cardinale, Carlos Figueira, and Emilio Hernández. Evaluación del Desempeño en Metasistemas . In *Memorias de XXVII Conferencia Latinoamericana de Informática (versión CD-ROM)*, Noviembre 2001.
- [19] Mariela Curiel, Yudith Cardinale, Carlos Figueira, and Emilio Hernández. Services for Modeling Metasystem Performance using Queuing Network Models. In *Proceedings of the Communication Networks and Distributed Systems Modeling and Simulation Conference (CNDS'01)*, pages 135–140, January 2000.
- [20] Emilio Hernández, Yudith Cardinale, Carlos Figueira, and Alejandro Teruel. SUMA: A Scientific Metacomputer. In *Parallel Computing: Fundamentals and Applications. Proceedings of the International Conference ParCo99*, pages 566–573. Imperial College Press, 2000. ISBN 1-86094-235-0.
- [21] Carlos Figueira and Barton Miller. Depuración de desempeño usando perfilación de caminos de llamadas de procedimientos. IV Jornadas Nacionales de Computación Paralela y Distribuida, Universidad Simón Bolívar, Abril 1999.
- [22] Carlos Figueira and Pedro Guzmán. Experiencias en Desarrollo Incremental de Programas Paralelos orientado por el Desempeño. In *Actas de la XXV Conferencia Latinoamericana en Informática Panel 99*, Asunción, Paraguay, Agosto 1999.
- [23] A. Gersht, A. Shulman, E. Arráiz, C. Figueira, M. Ortega, and A. Teruel. Parallel Optimal Bandwidth Allocation and Restoration in ATM Networks. Euro XV - Informs XXXIV Joint International Meeting, Julio 1997.

- [24] Carlos Figueira. Una base formal para la verificación de implantaciones de programas síncronos. In *Proceedings of the XXI Latin American Conference on Informatics*, Canela, Rio Grande do Sul, Brasil, 1995.
- [25] Carlos Figueira and Pedro Guzmán. Metodología de Desarrollo Incremental de Programas Paralelos Guiados por el Desempeño. *A³ en Paralelo News Letter*, 3(1), Octubre 1995.
- [26] Carlos Figueira and Emilio Hernández. Benchmarks Specification and Generation for Performance Estimation on MIMD Machines. *IFIP Transactions A: Computer Science and Technology*, 44:215–223, 1994.
- [27] Carlos Figueira and Emilio Hernández. Especificación y Generación de Benchmarks para Evaluación de Plataformas de Comunicación Síncronas. In *Actas de la XIX Conferencia Latinoamericana en Informática Panel 93*, volume 2, pages 11.137–11.151, Buenos Aires, Argentina, Agosto 1993.
- [28] Carlos Figueira. SIGNAL a OCCAM: Implementación de Programas Data-Flow Síncronos sobre Redes de Transputers. In *Actas de la XIX Conferencia Latinoamericana en Informática Panel 93*, volume 3, pages 15.51–15.67, Buenos Aires, Argentina, Agosto 1993.
- [29] Julián Aráoz, Carlos Figueira, Ana Pasarella, and Jesús Ravelo. Cálculo de Expresiones de Reloj en Signal. In *Actas de la XIX Conferencia Latinoamericana en Informática Panel 93*, volume 2, pages 11.153–11.169, Buenos Aires, Argentina, Agosto 1993.
- [30] Alejandro Teruel, Marianela Lentini, and Carlos Figueira. An M.Sc. Level Course of Studies in Parallelism. In *Actas de la XVIII Conferencia Latinoamericana en Informática Panel 92*, pages 1158–1165, Las Palmas, España, Septiembre 1992.
- [31] Carlos Figueira. Un Manejador de Comunicaciones Minimal para Programas Síncronos sobre Redes de Transputers. In *Actas de la XVII Conferencia Latinoamericana en Informática Panel 91*, pages 1239–1249, Caracas, Julio 1991.
- [32] Bernard Le Goff, Albert Benveniste, Carlos Figueira, and Paul Le Guernic. CAD environment for real-time control system. In *American Control Conference ACC'89*, volume 3, pages 2666–2671, Pittsburgh, Pennsylvania, June 1989. American Automatic Control Council.
- [33] Carlos Figueira, Thierry Gautier, Bernard Le Goff, and Paul Le Guernic. Towards multiprocessor implementation of real-time data-flow programs. In W. W. Wadge, editor, *ISLIP'88: International Symposium on Lucid and Intensional Programming*, pages 127–138, Sidney, Canada, April 1988. University of Victoria.

Charlas Invitadas

- “SUMA: A Metasystem with Added Services”, Segunda Escuela Latinoamericana de Paralelismo y Computación de Alto Rendimiento, Universidad de los Andes y CeCalcULA, Mérida, Venezuela. Diciembre 2001
- “SUMA: A Scientific Metacomputer”, US/Venezuela Workshop on High Performance Computing WoHPC 2000, Puerto la Cruz, Venezuela. Abril 2000.
- “Arquitecturas de Alto Desempeño”, en el seminario “Tendencias Tecnológicas”, organizado por la empresa Logiciel, del 29 al 31 de mayo de 1996, Caracas.
- “Arquitecturas Paralelas”, dictada en dos oportunidades (24 de Noviembre de 1993 y 25 de Mayo de 1994) en el curso “Tendencias Tecnológicas en Informática”, organizado por Logiciel, Caracas.

Asesorías y Proyectos

- Coordinador y participación como asesor en proyectos para el Consejo Nacional Electoral y el Hospital Cardiológico Infantil Latinoamericano Gilberto Rodríguez Ochoa (HCILGRO). Estas asesorías se realizan a través de la Fundación de Investigación y Desarrollo de la Universidad Simón Bolívar *Funindes-USB*.
- Participación, como investigador y/o coordinador, en proyectos de investigación y desarrollo en el ámbito académico (USB, University of Wisconsin, y Université de Rennes I, Francia) e industrial (PDVSA, Maplatex, Microtel, etc.).

Participación en comités académicos y científicos

- Miembro del Comité Organizador de la Segunda Escuela Latinoamericana de Paralelismo y Computación de Alto Rendimiento, Mérida, Venezuela, del 3 al 7 de diciembre de 2001.
- Miembro del Comité Organizador de la Segunda Escuela Latinoamericana de Paralelismo y Computación de Alto Rendimiento, Mérida, del 3 al 7 de Diciembre del 2001.
- Miembro del Comité de Programa y Co-organizador, junto con el Profesor Barton Miller, de la Universidad de Wisconsin, Madison, EEUU, del Seminario EEUU/Venezuela de Computación de Alto Rendimiento WoHPC 2000, realizado en Puerto La Cruz, Venezuela, del 4 al 6 de abril del 2000.
- Miembro del Comité Organizador de las *IV Jornadas de Computación Paralela y Distribuida*, realizadas en la USB, el 29 y 30 de abril de 1999

BECAS

Beca del Gobierno Francés, del 1 de julio de 1985 al 30 de junio de 1990.

Concursos y Premios

1. Miembro del Sistema de Promoción al Investigador (Venezuela): Nivel I (2002-2003, 2006-), Candidato (1994-1997)
2. Profesor Meritorio Nivel I, Comisión Nacional del Bono Académico (desde 1998)
3. Conjuntamente con Yudith Cardinale, tutores, Primer lugar Concurso IEEE-INELECTRA Proyecto de Grado, área Ingeniería de Computación, 23 de Noviembre del 2001.
4. Profesor Meritorio, CONADES 1998
5. Bono de Rendimiento Académico, Universidad Simón Bolívar, ininterrumpidamente desde 1994

Idiomas

- Castellano (lengua materna)
- Inglés: habla, lee y escribe
- Francés: habla, lee y escribe
- Portugués: habla y lee.